

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 08-124785

(43)Date of publication of application : 17.05.1996

(51)Int.Cl.

H01G 4/12

H01G 4/12

(21)Application number : 06-279868

(71)Applicant : TDK CORP

(22)Date of filing : 19.10.1994

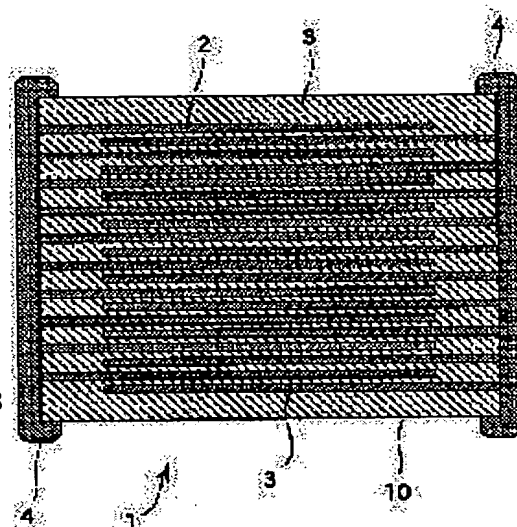
(72)Inventor : KAWANO NAOKI
NOMURA TAKESHI
NAKANO YUKIE
SATO AKIRA
ARASHI TOMOHIRO
YAMAMATSU JUNKO

(54) MULTILAYERED CERAMIC CHIP CAPACITOR

(57)Abstract:

PURPOSE: To satisfy the temperature characteristics of a capacitor, by a method wherein a dielectric layer contains BaTiO₃ as the main component, and at least one kind selected out of MgO, Y₂O₃, V₂O₅ and CaO and at least one kind selected out of SiO₂, MnO, V₂O₅ and MoO₂ are contained as the subcomponent, whose amounts are individually specified.

CONSTITUTION: The main component of a dielectric layer 2 is BaTiO₃. The subcomponent is composed of at least one kind selected out of MgO, Y₂O₃, BaO and CaO, and at least one kind selected out of SiO₂, MnO, V₂O₅ and MoO₃. The ratio to BaTiO₃ of 100 mole is as follows; MgO:0.1-3 mole, Y₂O₃:0 mole or higher and 5 mole or lower, BaO+CaO:2-12 mole, SiO₂:2-12 mole, MnO:0 mole or higher and 0.5 mole or lower, V₂O₅:0-0.3 mole, MoO₃:0-0.3 mole and V₂O₅+MoO₃:0 mole or higher. A multilayered ceramic chip capacitor 1 is provided with the above dielectric layers 2, so that the change with time of the capacitance under a DC electric field can be reduced.



LEGAL STATUS

[Date of request for examination] 06.12.1999

[Date of sending the examiner's decision of rejection] 20.11.2001

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number] 3326513

[Date of registration] 12.07.2002

[Number of appeal against examiner's decision of rejection] 2001-22768

[Date of requesting appeal against examiner's decision of rejection] 20.12.2001

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19) 日本国特許庁 (J P)

(12) 公 開 特 許 公 報 (A)

(11) 特許出願公開番号

特開平8-124785

(43) 公開日 平成8年(1996)5月17日

(51) Int.Cl. ⁶	識別記号	庁内整理番号	F I	技術表示箇所
H 0 1 G 4/12	3 5 8			
	3 4 9			

審査請求 未請求 請求項の数4 F D (全 12 頁)

(21) 出願番号	特願平6-279868	(71) 出願人	000003067 ティーディーケイ株式会社 東京都中央区日本橋1丁目13番1号
(22) 出願日	平成6年(1994)10月19日	(72) 発明者	川野 直樹 東京都中央区日本橋1丁目13番1号 ティーディーケイ株式会社内
		(72) 発明者	野村 武史 東京都中央区日本橋1丁目13番1号 ティーディーケイ株式会社内
		(72) 発明者	中野 幸恵 東京都中央区日本橋1丁目13番1号 ティーディーケイ株式会社内
		(74) 代理人	弁理士 石井 陽一

最終頁に続く

(54) 【発明の名称】 積層型セラミックチップコンデンサ

(57) 【要約】

【目的】 容量の温度特性であるX7R特性を満足することができ、かつ、直流電界下での容量の経時変化が小さく、絶縁抵抗IRの加速寿命が長く、直流バイアス特性が良好であり、絶縁破壊が生じにくい積層型セラミックチップコンデンサを提供する。

【構成】 誘電体層が、主成分としてBaTiO₃を、副成分としてMgOと、Y₂O₃と、BaOおよびCaOの1種以上と、SiO₂と、MnOと、V₂O₅およびMoO₃の1種以上とを含有し、BaTiO₃100モルに対する副成分の比率が、MgO:0.1~3モル、Y₂O₃:5モル以下、BaO+CaO:2~12モル、SiO₂:2~12モル、MnO:0.5モル以下、V₂O₅:0~0.3モル、MoO₃:0~0.3モル、V₂O₅+MoO₃:0モル超である積層型セラミックチップコンデンサ。

【特許請求の範囲】

【請求項 1】 誘電体層と内部電極層とが交互に積層された構成のコンデンサチップ体を有する積層型セラミックチップコンデンサであって、

誘電体層が、主成分としてチタン酸バリウムを、副成分として酸化マグネシウムと、酸化イットリウムと、酸化バリウムおよび酸化カルシウムから選択される少なくとも 1 種と、酸化ケイ素と、酸化マンガンを、酸化バナジウムおよび酸化モリブデンから選択される少なくとも 1 種とを含有し、チタン酸バリウムを BaTiO_3 に、酸化マグネシウムを MgO に、酸化イットリウムを Y_2O_3 に、酸化バリウムを BaO に、酸化カルシウムを CaO に、酸化ケイ素を SiO_2 に、酸化マンガンを MnO に、酸化バナジウムを V_2O_5 に、酸化モリブデンを MoO_3 にそれぞれ換算したとき、 BaTiO_3 100 モルに対する比率が

MgO : 0.1 ~ 3 モル、

Y_2O_3 : 0 モル超 5 モル以下、

$\text{BaO} + \text{CaO}$: 2 ~ 12 モル、

SiO_2 : 2 ~ 12 モル、

MnO : 0 モル超 0.5 モル以下、

V_2O_5 : 0 ~ 0.3 モル、

MoO_3 : 0 ~ 0.3 モル、

$\text{V}_2\text{O}_5 + \text{MoO}_3$: 0 モル超

である積層型セラミックチップコンデンサ。

【請求項 2】 誘電体層の平均結晶粒径が $0.45\text{ }\mu\text{m}$ 以下であり、誘電体層の X 線回折チャートにおいて、

(200) 面の回折線と (002) 面の回折線とが互いに少なくとも一部が重なって幅広の回折線が形成されており、この幅広の回折線の半値幅が 0.35° 以下である請求項 1 の積層型セラミックチップコンデンサ。

【請求項 3】 誘電体層断面において、ドメインウォールの存在が確認できる結晶粒の比率が 35 ~ 85 % である請求項 1 または 2 の積層型セラミックチップコンデンサ。

【請求項 4】 前記内部電極層に含まれる導電材が、Ni または Ni 合金である請求項 1 ~ 3 のいずれかの積層型セラミックチップコンデンサ。

【発明の詳細な説明】

【0001】

【産業上の利用分野】 本発明は、積層型セラミックチップコンデンサに関する。

【0002】

【従来の技術】 積層型セラミックチップコンデンサは、小型、大容量、高信頼性の電子部品として広く利用されており、1 台の電子機器の中で使用される個数も多数にのぼる。近年、機器の小型・高性能化にともない、積層型セラミックチップコンデンサに対する更なる小型、大容量、低価格、高信頼性化への要求はますます厳しくなっている。

【0003】 積層型セラミックチップコンデンサは通常、内部電極層用のペーストと誘電体層用のペーストとをシート法や印刷法等により積層し、一体同時焼成して製造される。

【0004】 内部電極層の導電材には、一般に Pd や Pd 合金が用いられているが、Pd は高価であるため、比較的安価な Ni や Ni 合金等の卑金属が使用されつつある。内部電極層の導電材として卑金属を用いる場合、大気中で焼成を行なうと内部電極層が酸化してしまうため、誘電体層と内部電極層との同時焼成を、還元性雰囲気で行なう必要がある。しかし、還元性雰囲気中で焼成すると、誘電体層が還元され、比抵抗が低くなってしまいうため、非還元性の誘電体材料が提案されている。

【0005】 しかし、非還元性の誘電体材料を用いた積層型セラミックチップコンデンサは、絶縁抵抗 IR の寿命が短くなり、信頼性が低いという問題がある。

【0006】 また、誘電体を直流電界にさらすと、比誘電率 ϵ_s が経時的に低下するという問題が生じる。チップコンデンサを小型、大容量化するために誘電体層を薄くすると、直流電圧を印加したときに誘電体層にかかる電界が強くなるため、比誘電率 ϵ_s の経時変化、すなわち容量の経時変化が著しく大きくなってしまふ。また、誘電体層を薄くすると、絶縁破壊が起こりやすくなる。

【0007】 さらに、コンデンサには直流バイアス特性が良好であることも要求される。直流バイアス特性とは、チップコンデンサに交流電界とこれに重畳する直流成分とが印加されたときの容量の変化率を表わすもので、印加される直流電界が大きくなると、一般に容量の低下がみられる。この特性が不十分であると、通常の使用時に直流電界が印加されたとき、容量が著しく低下して規格の容量に満たなくなってしまう、という問題が生じる。

【0008】 ところで、EIA 規格に定められた X7R 特性と呼ばれる規格では、容量の変化率が、 -55°C から 125°C の間で $\pm 15\%$ 以内 (基準温度 25°C) と定められている。

【0009】 X7R 特性を満足する誘電体材料としては、例えば特開昭 61-36170 号公報に示される $\text{BaTiO}_3 + \text{SrTiO}_3 + \text{MnO}$ 系の組成が知られている。しかし、このものは、直流電界下における容量の経時変化が大きく、例えば 40°C で 50V の直流電界を 1000 時間印加すると、容量の変化率が $-10 \sim -30\%$ 程度となってしまう、X7R 特性を満足することができなくなる。

【0010】 また、この他、非還元性の誘電体磁器組成物としては、特開昭 57-71866 号公報に開示されている $\text{BaTiO}_3 + \text{MnO} + \text{MgO}$ 、特開昭 61-250905 号公報に開示されている $(\text{Ba}_{1-x}\text{Sr}_x\text{O})_a\text{Ti}_{1-y}\text{Zr}_y\text{O}_2 + \alpha((1-z)\text{MnO} + z\text{CoO}) + \beta((1-t)\text{A}_2\text{O}_5 + t\text{L}_2\text{O}_3) + w$

SiO_2 (ただし、 $A=\text{Nb}$, Ta , V , $L=Y$ または希土類元素)、特開平 2-83256 号公報に開示されているチタン酸バリウムにガラス状態の $\text{Ba}_{1-\alpha}\text{Ca}_{\alpha}\text{SiO}_3$ を添加したものなどが挙げられる。しかし、これらのいずれの誘電体磁器組成物も、容量の温度特性が良好であること、直流電界下での容量の経時変化が小さいこと、直流バイアス特性が良好であること、絶縁抵抗の加速寿命が長いこと、という要求特性の全てを満足することはできなかった。例えば、特開昭 61-250905 号公報および特開平 2-83256 号公報にそれぞれ開示されているものでは、絶縁抵抗の加速寿命が短い。

【0011】このような事情から、本発明者らは特願平 5-85705 号および特願平 5-154355 号において、主成分としてチタン酸バリウムを含有し、副成分として酸化マグネシウムと、酸化イットリウムと、酸化バリウムおよび酸化カルシウムから選択される少なくとも 1 種と、酸化ケイ素とを所定量含有する誘電体層を有する積層型セラミックチップコンデンサを提案している。

【0012】

【発明が解決しようとする課題】本発明の目的は、容量の温度特性である $\times 7R$ 特性を満足することができ、かつ、直流電界下での容量の経時変化が小さく、絶縁抵抗 IR の加速寿命が長く、直流バイアス特性が良好であり、絶縁破壊が生じにくい積層型セラミックチップコンデンサを提供することである。

【0013】

【課題を解決するための手段】このような目的は、下記 (1) ~ (4) のいずれかの構成により達成される。

(1) 誘電体層と内部電極層とが交互に積層された構成のコンデンサチップ体を有する積層型セラミックチップコンデンサであって、誘電体層が、主成分としてチタン酸バリウムを、副成分として酸化マグネシウムと、酸化イットリウムと、酸化バリウムおよび酸化カルシウムから選択される少なくとも 1 種と、酸化ケイ素と、酸化マンガンと、酸化バナジウムおよび酸化モリブデンから選択される少なくとも 1 種とを含有し、チタン酸バリウムを BaTiO_3 に、酸化マグネシウムを MgO に、酸化イットリウムを Y_2O_3 に、酸化バリウムを BaO に、酸化カルシウムを CaO に、酸化ケイ素を SiO_2 に、酸化マンガン MnO に、酸化バナジウム V_2O_5 に、酸化モリブデン MoO_3 にそれぞれ換算したとき、 BaTiO_3 100 モルに対する比率が MgO : 0.1 ~ 3 モル、 Y_2O_3 : 0 モル超 5 モル以下、 $\text{BaO} + \text{CaO}$: 2 ~ 12 モル、 SiO_2 : 2 ~ 12 モル、 MnO : 0 モル超 0.5 モル以下、 V_2O_5 : 0 ~ 0.3 モル、 MoO_3 : 0 ~ 0.3 モル、 $\text{V}_2\text{O}_5 + \text{MoO}_3$: 0 モル超である積層型セラミックチップコンデンサ。

(2) 誘電体層の平均結晶粒径が $0.45\mu\text{m}$ 以下であり、誘電体層の X 線回折チャートにおいて、(200) 面の回折線と (002) 面の回折線とが互いに少なくとも一部が重なって幅広の回折線が形成されており、この幅広の回折線の半値幅が 0.35° 以下である上記

(1) の積層型セラミックチップコンデンサ。

(3) 誘電体層断面において、ドメインウォールの存在が確認できる結晶粒の比率が 35 ~ 85 % である上記

(1) または (2) の積層型セラミックチップコンデンサ。

(4) 前記内部電極層に含まれる導電材が、 Ni または Ni 合金である上記 (1) ~ (3) のいずれかの積層型セラミックチップコンデンサ。

【0014】

【作用および効果】本発明によれば、特願平 5-85705 号および特願平 5-154355 号において報告したように、容量の温度特性に関する $\times 7R$ 特性を満足することができ、かつ、直流電界下での容量の経時変化が小さく、絶縁抵抗 IR の加速寿命が長く、直流バイアス特性が良好な積層型セラミックチップコンデンサが実現する。しかも、本発明では誘電体層が酸化バナジウムおよび/または酸化モリブデンを所定量含むため、直流電界下での容量の経時変化がよりいっそう改善される。また、酸化バナジウムの添加により絶縁破壊電圧が向上し、酸化モリブデンの添加により IR の加速寿命が向上する。

【0015】また、誘電体層の平均結晶粒径を $0.45\mu\text{m}$ 以下とし、さらに、誘電体層の X 線回折によって表わされる特性を所定のものとするにより、直流電界下での容量の経時変化をさらに改良することができる。また、このように平均結晶粒径を小さくすることにより、 IR の加速寿命が向上する。

【0016】このように本発明の積層型セラミックチップコンデンサでは、誘電体層を薄くしたために電界強度が高くなった場合でも、十分に高い信頼性が得られる。

【0017】なお、「積層セラミックコンデンサ」(学術社)の第 33 ~ 38 ページには、「低温焼結性チタン酸バリウム」についての報告が記載されている。同報告では、各種製造法を用いて微細なチタン酸バリウム粉末を製造しており、また、 CuO 、 Bi_2O_3 、 PbO 等を添加することにより液相焼結して、グレインサイズ $0.3 \sim 0.8\mu\text{m}$ の焼結体を得ている。同報告には、このように本発明で限定する平均結晶粒径範囲と重なるグレインサイズの焼結体が記載されているが、誘電体層の X 線回折チャートにおける (200) 面の回折線と (002) 面の回折線とについての記述は全くない。また、同報告記載のグレインサイズ $0.3 \sim 0.8\mu\text{m}$ のチタン酸バリウム焼結体は、本発明における誘電体層の組成と異なり、還元性雰囲気での焼成が不可能であるため、安価な Ni 系電極を使用することができない。

【0018】

【具体的構成】以下、本発明の具体的構成について詳細に説明する。

【0019】〔積層型セラミックチップコンデンサ〕本発明の積層型セラミックチップコンデンサの構成例の断面図を、図1に示す。

【0020】図1に示されるように、本発明の積層型セラミックチップコンデンサ1は、誘電体層2と内部電極層3とが交互に積層された構成のコンデンサチップ体10を有し、このコンデンサチップ体10表面に、内部電極層3と導通する外部電極4を有する。コンデンサチップ体10の形状に特に制限はないが、通常、直方体状とされる。また、その寸法にも特に制限はなく、用途に応じて適当な寸法とすればよいが、通常、(1.0~5.6mm) × (0.5~5.0mm) × (0.5~1.9mm)程度である。内部電極層3は、その端面がコンデンサチップ体10の対向する2表面に交互に露出するように積層され、外部電極4は、コンデンサチップ体10の前記対向する2表面に形成され、所定のコンデンサ回路を構成する。

【0021】<誘電体層2>誘電体層2は、主成分としてチタン酸バリウムを、副成分として酸化マグネシウムと、酸化イットリウムと、酸化バリウムおよび酸化カルシウムから選択される少なくとも1種と、酸化ケイ素と、酸化マンガンと、酸化バナジウムおよび酸化モリブデンから選択される少なくとも1種とを含有する。チタン酸バリウムを BaTiO_3 に、酸化マグネシウムを MgO に、酸化イットリウムを Y_2O_3 に、酸化バリウムを BaO に、酸化カルシウムを CaO に、酸化ケイ素を SiO_2 に、酸化マンガン MnO に、酸化バナジウム V_2O_5 に、酸化モリブデン MoO_3 にそれぞれ換算したとき、誘電体層中における各化合物の比率は、 BaTiO_3 100モルに対し MgO : 0.1~3モル、好ましくは0.5~2.0モル、 Y_2O_3 : 0モル超5モル以下、好ましくは0.1~5モル、より好ましくは1モル超5モル以下、さらに好ましくは1.1~3.5モル、 $\text{BaO} + \text{CaO}$: 2~12モル、好ましくは2~6モル、 SiO_2 : 2~12モル、好ましくは2~6モル、 MnO : 0モル超0.5モル以下、好ましくは0.01~0.4モル、 V_2O_5 : 0~0.3モル、好ましくは0~0.25モル、 MoO_3 : 0~0.3モル、好ましくは0~0.25モル、 $\text{V}_2\text{O}_5 + \text{MoO}_3$: 0モル超、好ましくは0.01~0.3モル、より好ましくは0.05~0.25モルである。

【0022】各酸化物の酸化状態は特に限定されず、各酸化物を構成する金属元素の比率が上記範囲内であればよい。

【0023】なお、誘電体層2には他の化合物が含まれていてもよいが、酸化コバルトは容量変化率を増大させるので実質的に含まれないことが好ましい。

【0024】上記各副成分の含有量の限定理由は下記のとおりである。

【0025】酸化マグネシウムの含有量が前記範囲未満であると、容量の経時変化を小さくすることが困難となる。酸化マグネシウムの含有量が前記範囲を超えると、焼結性が急激に悪化し、緻密化が不十分となってIR加速寿命が低下し、また、高い比誘電率が得られない。

【0026】酸化イットリウムは、IR加速寿命を向上させる効果を有し、直流バイアス特性も向上させる。酸化イットリウムの含有量が少ないと添加による効果が不十分となり、特に直流バイアス特性が不十分となる。酸化イットリウムの含有量が前記範囲を超えると比誘電率が低下し、また、焼結性が低下して緻密化が不十分となる。

【0027】 $\text{BaO} + \text{CaO}$ の含有量が前記範囲未満であると、直流電界印加時の容量の経時変化が大きくなり、また、IR加速寿命が不十分となり、また、容量の温度特性を所望の範囲とすることができない。含有量が前記範囲を超えると、IR加速寿命が不十分となり、また、比誘電率の急激な低下が起こる。また、 SiO_2 の含有量が前記範囲未満であると焼結性が低下して緻密化が不十分となり、前記範囲を超えると初期絶縁抵抗が低くなりすぎる。

【0028】酸化マンガンは誘電体層を緻密化する作用とIR加速寿命を向上させる作用とをもつが、含有が多すぎると直流電界印加時の容量の経時変化を小さくすることが困難となる。

【0029】酸化バナジウムおよび酸化モリブデンは、直流電界下での容量の経時変化を改善する。また、酸化バナジウムは絶縁破壊電圧を向上させ、酸化モリブデンはIRの加速寿命を向上させる。 V_2O_5 および MoO_3 の少なくとも一方が多すぎると、初期IRの極端な低下を招く。

【0030】また、誘電体層中には、酸化アルミニウムが含有されていてもよい。酸化アルミニウムは比較的低温での焼結を可能にする作用をもつ。 Al_2O_3 に換算したときの酸化アルミニウムの含有量は、誘電体層の1重量%以下とすることが好ましい。酸化アルミニウムの含有が多すぎると比誘電率が著しく低下してしまい、同時にIR加速寿命も短くなってしまう。

【0031】誘電体層の平均結晶粒径は、好ましくは0.45 μm 以下、より好ましくは0.35 μm 以下である。平均結晶粒径が小さくなると結晶の異方性が小さくなるため、容量の経時変化も小さくなる。また、平均結晶粒径が小さくなると、IR加速寿命も向上する。結晶粒径の下限は特にないが、平均結晶粒径を小さくするためにはこれに対応して著しく小さい誘電体原料粉末を使う必要があり、ペースト化が難しくなる。このため、通常、誘電体層の平均結晶粒径は0.10 μm 以上とすることが好ましい。なお、誘電体層の平均結晶粒径は、

誘電体層を研磨し、研磨面を化学エッチングや熱エッチングした後、プラニメトリック法を利用して走査型電子顕微鏡像より算出する。

【0032】誘電体層を構成する結晶は常温付近で正方晶系である。結晶の異方性が減少するとは、立方晶系に近づくということである。結晶の異方性の度合いは、誘電体層のX線回折により確認することができる。結晶の異方性が小さくなると、(200)面の回折線が低角度側にシフトすると共に(002)面の回折線が高角度側にシフトし、両回折線は互いに少なくとも一部が重なるようになる。平均結晶粒径が $0.45\mu\text{m}$ 以下であると、通常は見掛け上、両回折線は独立して観察されず、(200)面の回折線位置($2\theta=45.4^\circ$ 付近)と(002)面の回折線位置($2\theta=44.9^\circ$ 付近)との間に、幅広の回折線が観察されることになる。本発明では、この幅広の回折線の半値幅が好ましくは 0.35° 以下であり、より好ましくは 0.30° 以下である。この半値幅が大きすぎる場合、結晶の異方性の低減が不十分である。この半値幅の下限は特にないが、この半値幅を 0.10° 未満とすることは困難であり、通常は 0.15° 以上である。なお、X線回折には、CuK α 1線を用いる。

【0033】結晶の異方性が比較的大きい場合には、(200)面の回折線のピークと(002)面の回折線のピークとが独立して観察されることもあるが、この場合には、通常、(200)面の回折線の肩部に(002)面の回折線のピークが現われた幅広の回折線となる。この場合には、最も高いピークの半分の高さの位置で幅広の回折線を切ったときの幅を、幅広の回折線の半値幅とする。

【0034】平均結晶粒径が $0.45\mu\text{m}$ 以下である場合、誘電体層断面の透過型電子顕微鏡写真において、ドメインウォールの存在が確認できる結晶粒の比率は、好ましくは35～85%であり、より好ましくは35～50%である。ドメインウォールが確認できる結晶粒の比率が高いと、容量の経時変化が大きくなりやすい。

【0035】誘電体層の結晶粒中では、元素が偏在していることが好ましい。この場合、通常、結晶粒中央部で濃度が高くなる元素と結晶粒周辺部で濃度が高くなる元素が存在するが、通常、電子顕微鏡の組成像で明瞭に確認することは難しい。

【0036】誘電体層のキュリー温度は、適用される規格に応じて組成を選択することにより適宜設定することができるが、一般に85℃以上、通常、120～135℃程度とする。

【0037】誘電体層の一層あたりの厚さは特に限定されないが、本発明の適用により、誘電体層の厚さを $4\mu\text{m}$ 以下、さらには $2\mu\text{m}$ 以下とした場合でも容量の経時変化が少なく、十分な信頼性が得られる。なお、印刷法により製造する場合には、厚さの下限は、通常、 0.5

μm 程度となる。誘電体層の積層数は、通常、2～30程度とする。

【0038】＜内部電極層3＞内部電極層3に含有される導電材は特に限定されないが、誘電体層2構成材料が耐還元性を有するため、卑金属を用いることができる。導電材として用いる卑金属としては、NiまたはNi合金が好ましい。Ni合金としては、Mn、Cr、CoおよびAlから選択される1種以上の元素とNiとの合金が好ましく、合金中のNi含有量は95重量%以上であることが好ましい。

【0039】なお、NiまたはNi合金中には、P等の各種微量成分が0.1重量%程度以下含まれていてもよい。

【0040】内部電極層の厚さは用途等に応じて適宜決定すればよいが、通常、 $0.5\sim5\mu\text{m}$ 、特に $0.5\sim2.5\mu\text{m}$ 程度であることが好ましい。

【0041】＜外部電極4＞外部電極4に含有される導電材は特に限定されないが、本発明では安価なNi、Cuや、これらの合金を用いることができる。

【0042】外部電極の厚さは用途等に応じて適宜決定すればよいが、通常、 $10\sim50\mu\text{m}$ 程度であることが好ましい。

【0043】〔積層型セラミックチップコンデンサの製造方法〕本発明の積層型セラミックチップコンデンサは、ペーストを用いた通常の印刷法やシート法によりグリーンチップを作製し、これを焼成した後、外部電極を印刷ないし転写して焼成することにより製造される。

【0044】＜誘電体層用ペースト＞誘電体層用ペーストは、誘電体原料と有機ビヒクルとを混練して製造される。

【0045】誘電体原料には、誘電体層の組成に応じた粉末を用いる。誘電体原料の製造方法は特に限定されず、例えば、水熱合成法等により合成したBaTiO₃に、副成分原料を混合する方法を用いることができる。また、BaCO₃とTiO₂と副成分原料との混合物を仮焼して固相反応させる乾式合成法を用いてもよく、水熱合成法を用いてもよい。また、共沈法、ゾル・ゲル法、アルカリ加水分解法、沈殿混合法などにより得た沈殿物と副成分原料との混合物を仮焼して合成してもよい。なお、副成分原料には、酸化物や、焼成により酸化物となる各種化合物、例えば、炭酸塩、シュウ酸塩、硝酸塩、水酸化物、有機金属化合物等の少なくとも1種を用いることができる。

【0046】誘電体原料の平均粒子径は、目的とする誘電体層の平均結晶粒径に応じて決定すればよいが、本発明で用いる組成系では結晶粒成長がほとんど生じないので、誘電体層の平均結晶粒径を $0.45\mu\text{m}$ 以下とする場合、誘電体原料には、通常、平均粒子径 $0.4\mu\text{m}$ 以下の粉末を用いればよい。なお、この場合、誘電体原料の比表面積(BET値)は、 $2.5\text{m}^2/\text{g}$ 以上であること

が好ましい。

【0047】有機ビヒクルとは、バインダを有機溶剤中に溶解したものである。有機ビヒクルに用いるバインダは特に限定されず、エチルセルロース等の通常の各種バインダから適宜選択すればよい。また、用いる有機溶剤も特に限定されず、印刷法やシート法など、利用する方法に応じて、テルピネオール、ブチルカルビトール、アセトン、トルエン等の各種有機溶剤から適宜選択すればよい。

【0048】＜内部電極層用ペースト＞内部電極層用ペーストは、上記した各種導電性金属や合金からなる導電材、あるいは焼成後に上記した導電材となる各種酸化物、有機金属化合物、レジネート等と、上記した有機ビヒクルとを混練して調製する。

【0049】＜外部電極用ペースト＞外部電極用ペーストは、上記した内部電極層用ペーストと同様にして調製すればよい。

【0050】＜有機ビヒクル含有量＞上記した各ペースト中の有機ビヒクルの含有量に特に制限はなく、通常の含有量、例えば、バインダは1～5重量%程度、溶剤は10～50重量%程度とすればよい。また、各ペースト中には、必要に応じて各種分散剤、可塑剤、誘電体、絶縁体等から選択される添加物が含有されていてもよい。これらの総含有量は、10重量%以下とすることが好ましい。

【0051】＜グリーンチップ作製＞印刷法を用いる場合、誘電体層用ペーストおよび内部電極層用ペーストを、PET等の基板上に積層印刷し、所定形状に切断した後、基板から剥離してグリーンチップとする。

【0052】また、シート法を用いる場合、誘電体層用ペーストを用いてグリーンシートを形成し、このグリーンシート上に内部電極層用ペーストを印刷したものを積層した後、所定形状に切断して、グリーンチップとする。

【0053】＜脱バインダ処理工程＞焼成前に行なう脱バインダ処理の条件は通常のものであってよいが、内部電極層の導電材にNiやNi合金等の卑金属を用いる場合、特に下記の条件で行うことが好ましい。

昇温速度：5～300℃/時間、特に10～100℃/時間

保持温度：200～400℃、特に250～300℃

温度保持時間：0.5～24時間、特に5～20時間

雰囲気：空气中

【0054】＜焼成工程＞グリーンチップ焼成時の雰囲気は、内部電極層用ペースト中の導電材の種類に応じて適宜決定すればよいが、導電材としてNiやNi合金等の卑金属を用いる場合、焼成雰囲気中の酸素分圧は、 10^{-8} ～ 10^{-12} 気圧とすることが好ましい。酸素分圧が前記範囲未満であると、内部電極層の導電材が異常焼結を起こし、途切れてしまうことがある。また、酸素分圧

が前記範囲を超えると、内部電極層が酸化する傾向にある。

【0055】焼成時の保持温度は、1100～1400℃、特に1200～1300℃とすることが好ましい。保持温度が前記範囲未満であると緻密化が不十分であり、前記範囲を超えると直流電界印加時の容量の経時変化が大きくなる。

【0056】上記条件以外の各種条件は、下記のようにすることが好ましい。

【0057】昇温速度：50～500℃/時間、特に200～300℃/時間

温度保持時間：0.5～8時間、特に1～3時間

冷却速度：50～500℃/時間、特に200～300℃/時間

焼成雰囲気は還元性雰囲気とすることが好ましく、雰囲気ガスとしては、例えば、 N_2 と H_2 との混合ガスを加湿して用いることが好ましい。

【0058】＜アニール工程＞還元性雰囲気中で焼成した場合、コンデンサチップ体にはアニールを施すことが好ましい。アニールは、誘電体層を再酸化するための処理であり、これによりIR加速寿命を著しく長くすることができる。

【0059】アニール雰囲気中の酸素分圧は、 10^{-6} 気圧以上、特に 10^{-5} ～ 10^{-4} 気圧とすることが好ましい。酸素分圧が前記範囲未満であると誘電体層の再酸化が困難であり、前記範囲を超えると内部電極層が酸化する傾向にある。

【0060】アニールの際の保持温度は、1100℃以下、特に500～1000℃とすることが好ましい。保持温度が前記範囲未満であると誘電体層の酸化が不十分となって寿命が短くなる傾向にあり、前記範囲を超えると内部電極層が酸化し、容量が低下するだけでなく、誘電体素地と反応してしまい、寿命も短くなる傾向にある。なお、アニール工程は昇温および降温だけから構成してもよい。この場合、温度保持時間は零であり、保持温度は最高温度と同義である。

【0061】上記条件以外の各種条件は下記のようにすることが好ましい。

【0062】

温度保持時間：0～20時間、特に6～10時間

冷却速度：50～500℃/時間、特に100～300℃/時間

雰囲気用ガスには、加湿した N_2 ガス等を用いることが好ましい。

【0063】なお、上記した脱バインダ処理、焼成およびアニールの各工程において、 N_2 ガスや混合ガス等を加湿するには、例えばウェッター等を使用すればよい。この場合、水温は5～75℃程度が好ましい。

【0064】脱バインダ処理工程、焼成工程およびアニール工程は、連続して行なっても、独立に行なってもよ

い。

【0065】これらを連続して行なう場合、脱バインダ処理後、冷却せずに雰囲気を変更し、続いて焼成の保持温度まで昇温して焼成を行ない、次いで冷却し、アニール工程での保持温度に達したときに雰囲気を変更してアニールを行なうことが好ましい。

【0066】また、これらを独立して行なう場合の焼成工程では、脱バインダ処理工程での保持温度まで昇温する際には脱バインダ処理と同様な雰囲気とし、そこから保持温度まで昇温して焼成を行ない、さらにアニール工程での保持温度まで降温する際には、上記した焼成雰囲気とし、続いてアニール工程での保持温度から降温する際には、上記したアニール雰囲気とすることが好ましい。また、独立して行なう場合のアニール工程では、 N_2 ガス雰囲気下で保持温度まで昇温した後、雰囲気を変更してもよく、アニールの全工程を加湿した N_2 ガス雰囲気としてもよい。

【0067】＜外部電極形成＞上記のようにして得られたコンデンサチップ体に、例えばバレル研磨やサンドブラストなどにより端面研磨を施し、外部電極用ペーストを印刷ないし転写して焼成し、外部電極4を形成する。外部電極用ペーストの焼成条件は、例えば、加湿した N_2 と H_2 との混合ガス中で $600\sim 800^{\circ}C$ にて10分間～1時間程度とすることが好ましい。

【0068】そして、必要に応じ、外部電極4表面に、めっき等により被覆層を形成する。

【0069】このようにして製造された本発明の積層型セラミックチップコンデンサは、ハンダ付等によりプリント基板上などに実装され、各種電子機器等に使用される。

【0070】本発明の積層型セラミックチップコンデンサの誘電体層には、使用時に、 $0.02V/\mu m$ 以上、特に $0.2V/\mu m$ 以上、さらには $0.5V/\mu m$ 以上、一般に $5V/\mu m$ 程度以下の直流電界と、通常、これに重畳する交流成分とが印加されるが、このような直流電界を印加しても、容量の経時変化は極めて少ない。

【0071】

【実施例】以下、本発明の具体的実施例を挙げ、本発明をさらに詳細に説明する。

【0072】＜実施例1＞下記の各ペーストを調製した。

誘電体層用ペースト

水熱合成法により製造した $BaTiO_3$ に、 $(MgCO_3)_4 \cdot Mg(OH)_2 \cdot 5H_2O$ 、 $MnCO_3$ 、 $BaCO_3$ 、 $CaCO_3$ 、 SiO_2 、 Y_2O_3 、 V_2O_5 および MoO_3 から選択した化合物を下記の各表に示される組成となるように添加して、ボールミルにより16時間湿式混合し、誘電体原料とした。

【0073】各誘電体原料100重量部と、アクリル樹脂4.8重量部、塩化メチレン40重量部、トリクロロ

エタン20重量部、ミネラルスピリット6重量部およびアセトン4重量部とをボールミルで混合してペースト化した。

【0074】内部電極層用ペースト

平均粒径 $0.8\mu m$ の Ni 粒子100重量部と、有機ビヒクル（エチルセルロース樹脂8重量部をブチルカルビトール92重量部に溶解したもの）40重量部およびブチルカルビトール10重量部とを3本ロールにより混練し、ペースト化した。

【0075】外部電極用ペースト

平均粒径 $0.5\mu m$ の Cu 粒子100重量部と、有機ビヒクル（エチルセルロース樹脂8重量部をブチルカルビトール92重量部に溶解したもの）35重量部およびブチルカルビトール7重量部とを混練し、ペースト化した。

【0076】上記各誘電体層用ペーストおよび上記内部電極層用ペーストを用い、図1に示される構成の積層型セラミックチップコンデンサを作製した。

【0077】まず、誘電体層用ペーストを用いてPETフィルム上に厚さ $5\mu m$ のグリーンシートを形成し、この上に内部電極層用ペーストを印刷した後、PETフィルムからシートを剥離した。このようにして作製した複数枚のシートを積層し、加圧接着してグリーン積層体を得た。シートの積層数は4層とした。

【0078】次いでグリーン積層体を所定サイズに切断してグリーンチップとし、脱バインダ処理、焼成およびアニールを下記の条件にて連続的に行ない、コンデンサチップ体を作製した。

【0079】脱バインダ処理

昇温速度： $15^{\circ}C/時間$

保持温度： $280^{\circ}C$

温度保持時間：8時間

雰囲気ガス：空気中

【0080】焼成

昇温速度： $200^{\circ}C/時間$

保持温度： $1300^{\circ}C$

温度保持時間：2時間

冷却速度： $300^{\circ}C/時間$

雰囲気ガス：加湿した N_2 と H_2 との混合ガス

酸素分圧： 10^{-9} 気圧

【0081】アニール

保持温度： $900^{\circ}C$

温度保持時間：9時間

冷却速度： $300^{\circ}C/時間$

雰囲気ガス：加湿した N_2 ガス

酸素分圧： 10^{-5} 気圧

【0082】なお、それぞれの雰囲気ガスの加湿にはウェッターを用い、水温は $35^{\circ}C$ とした。

【0083】得られたコンデンサチップ体の端面をサンドブラストにて研磨した後、上記外部電極用ペーストを

前記端面に転写し、加湿したN₂ + H₂ 雰囲気中で800℃にて10分間焼成して外部電極を形成し、積層型セラミックチップコンデンササンプルを得た。

【0084】このようにして製造した各サンプルのサイズは、3.2mm×1.6mm×0.6mmであり、誘電体層の厚さは3μm、内部電極層の厚さは2μmであった。

【0085】各サンプルの誘電体層の組成を各表に示す。組成は、前述したようにBaTiO₃ 100モルに対する比率で表わしてある。

【0086】各サンプルの誘電体層の平均結晶粒径は、0.35μmであった。平均結晶粒径は、サンプル断面の走査型電子顕微鏡写真を用いて、前述した方法により算出した。サンプルNo. 110の誘電体層の走査型電子顕微鏡写真を図2に示す。

【0087】また、各サンプルの表面にCuKα₁線を照射して誘電体層のX線回折を行なった。この結果、すべてのサンプルで(200)面の回折線と(002)面の回折線とが重なって幅広の回折線となっており、両回折線の識別は不可能であった。これら幅広の回折線の半値幅は、2θ=0.30~0.34°の範囲にあった。サンプルNo. 116のX線回折チャートを図3に示す。

【0088】また、各サンプルの誘電体層の透過型電子顕微鏡写真を撮影し、ドメインウォールが観察される結晶粒の比率を調べた。その結果、ドメインウォールが観察される結晶粒の比率は、44~50%の範囲にあった。サンプルNo. 102の透過型電子顕微鏡写真を、図4に示す。

【0089】各サンプルについて下記の測定を行なった。結果を各表に示す。

【0090】容量の温度特性

X7R特性：LCRメータにより、-55~125℃について測定電圧1Vで容量を測定し、容量変化率が±15%以内（基準温度25℃）を満足するかどうかを調べた。満足する場合を○、満足しない場合を×とした。

【0091】直流電界下での容量の経時変化

LCRメータにより、測定電圧1.0V（交流）で初期容量C₀を測定した。次いで、誘電体層の厚さ1μmあたり2.1Vの直流電界を40℃にて1000時間印加した後、無負荷状態で室温にて24時間放置した。放置後に容量を測定し、初期容量C₀からの変化量ΔC₁を求めて、変化率ΔC₁/C₀を算出した。なお、放置後の容量は上記条件にて測定した。

【0092】絶縁抵抗IRの加速寿命

140℃にて15V/μmの電界下で加速試験を行ない、抵抗（IR）が2×10⁵Ω以下になるまでの時間を寿命時間とした。

【0093】比誘電率ε_s

25℃における比誘電率を測定した。

【0094】破壊電圧V_B

室温において、自動昇圧器を用いて直流電圧を印加し、破壊試験を行なった。漏れ電流が1mA以上となったときの電圧を、破壊電圧とした。

【0095】

【表1】

表 1

サンプル No.	誘電体層組成									温度 特性 XTR	容量の 経時変化 (%)	IR加速 寿 命 (時間)	ε _s (25℃)	破壊電圧 V _B (V/μm)
	MgO (モル)	Y ₂ O ₃ (モル)	BaO (モル)	CaO (モル)	BaO+CaO (モル)	SiO ₂ (モル)	MnO (モル)	V ₂ O ₅ (モル)	MoO ₃ (モル)					
101 (比較)	2	2.13	1.74	1.26	3	3	0.19	0*	0*	○	-6.2	54	2320	30
102	2	2.13	1.74	1.26	3	3	0.19	0.01	0	○	-6.0	56	2323	60
103	2	2.13	1.74	1.26	3	3	0.19	0.05	0	○	-5.8	79	2364	110
104	2	2.13	1.74	1.26	3	3	0.19	0.1	0	○	-3.9	158	2366	125
105	2	2.13	1.74	1.26	3	3	0.19	0.2	0	○	-2.8	162	2360	127
106 (比較)	2	2.13	1.74	1.26	3	3	0.19	0.4*	0	○	-3.6	52	2356	124
107 (比較)	2	2.13	1.74	1.26	3	3	0.375	0*	0*	○	-8.0	60	2218	74
108	2	2.13	1.74	1.26	3	3	0.375	0.01	0	○	-7.9	71	2220	86
109	2	2.13	1.74	1.26	3	3	0.375	0.05	0	○	-7.6	97	2270	94
110	2	2.13	1.74	1.26	3	3	0.375	0.1	0	○	-5.7	174	2273	123
111	2	2.13	1.74	1.26	3	3	0.375	0.2	0	○	-3.4	178	2268	126
112 (比較)	2	2.13	1.74	1.26	3	3	0.375	0.4*	0	○	-3.0	54	2272	102
113	2	2.13	1.74	1.26	3	3	0.375	0	0.01	○	-6.8	61	2238	72
114	2	2.13	1.74	1.26	3	3	0.375	0	0.05	○	-6.2	137	2302	87
115	2	2.13	1.74	1.26	3	3	0.375	0	0.1	○	-2.0	232	2328	73
116	2	2.13	1.74	1.26	3	3	0.375	0	0.2	○	+0.4	586	2338	108
117 (比較)	2	2.13	1.74	1.26	3	3	0.375	0	0.4*	○	+0.5	27	2382	113
118 (比較)	2	2.13	1.74	1.26	3	3	0.375	0	0.8*	×	-3.5	—	2209	40
119 (比較)	2	2.13	1.74	1.26	3	3	0.375	0	1.0*	×	-3.1	—	2135	—

*)限定範囲を外れる値

【0096】

【表2】

表 2

サンプル No.	誘電体層組成									温度 特性 XTR	容量の 経時変化 (%)	IR加速 寿命 (時間)	破壊電圧	
	MgO (モル)	Y ₂ O ₃ (モル)	BaO (モル)	CaO (モル)	BaO+CaO (モル)	SiO ₂ (モル)	MnO (モル)	V ₂ O ₅ (モル)	MoO ₃ (モル)				ε _s (25℃)	V _B (V/μm)
201	2	2.13	1.74	1.26	3	3	0.1	0.1	0	○	-3.2	21	2380	94
202	2	2.13	1.74	1.26	3	3	0.15	0.1	0	○	-3.8	81	2372	112
203	2	2.13	1.74	1.26	3	3	0.25	0.1	0	○	-4.3	161	2330	124
204	2	2.13	1.74	1.26	3	3	0.3	0.1	0	○	-5.1	168	2291	120
205	2	2.13	1.74	1.26	3	3	0.375	0.05	0.1	○	-1.6	543	2456	106
206	2	0.53	1.74	1.26	3	3	0.375	0.1	0	○	-7.3	39	2492	91
207	2	1.06	1.74	1.26	3	3	0.375	0.1	0	○	-6.0	103	2325	94
208	2	1.50	1.74	1.26	3	3	0.375	0.1	0	○	-5.9	112	2289	98
209	2	4.25	1.74	1.26	3	3	0.375	0.1	0	○	-4.3	82	2072	96
210 (比較)	0*	2.13	1.74	1.26	3	3	0.375	0.01	0	○	-16.5	29	3320	83
211	0.2	2.13	1.74	1.26	3	3	0.375	0.01	0	○	-14.2	37	3160	76
212	0.5	2.13	1.74	1.26	3	3	0.375	0.01	0	○	-11.5	54	2802	80
213	1.5	2.13	1.74	1.26	3	3	0.375	0.01	0	○	-8.7	68	2410	82
214	2	2.13	3.36	2.44	5.8	5.8	0.19	0.01	0	○	-5.4	54	1851	42
215	2	2.13	4.64	3.36	8.0	8.0	0.19	0.01	0	○	-6.8	30	1703	30

*)限定範囲を外れる値

【0097】上記各表に示される結果から、本発明の効果が明らかである。なお、IR加速寿命や破壊電圧が示されていないサンプルは、半導体化などのために測定が不可能だったサンプルである。

【0098】＜実施例2＞誘電体層の組成を表3に示されるものとし、誘電体層の平均結晶粒径を0.60μm

とした以外は実施例1と同様にしてサンプルを得た。これらのサンプルについて実施例1と同様な測定を行った。結果を表3に示す。

【0099】

【表3】

表 3

サンプル No.	誘電体層組成									温度 特性 XTR	容量の 経時変化 (%)	IR加速 寿 命 (時間)	破壊電圧	
	MgO (モル)	Y ₂ O ₃ (モル)	BaO (モル)	CaO (モル)	BaO+CaO (モル)	SiO ₂ (モル)	MnO (モル)	V ₂ O ₅ (モル)	MoO ₃ (モル)				ε _s (25℃)	V _B (V/μm)
301 (比較)	2	2.13	1.74	1.26	3	3	0.19	0*	0*	○	-9.1	0.9	2580	37
302	2	2.13	1.74	1.26	3	3	0.19	0.1	0	○	-6.6	2.0	2583	77
303	2	2.13	1.74	1.26	3	3	0.19	0	0.1	○	-4.8	3.1	2636	41
304	2	2.13	1.74	1.26	3	3	0.19	0.05	0.1	○	-3.9	16.0	2691	52

*)限定範囲を外れる値

【0100】なお、上記各表に示される本発明サンプルは、静電容量の温度特性がB特性〔-25～85℃で容量変化率±10%以内（基準温度20℃）〕も満足していた。

【図面の簡単な説明】

【図1】本発明の積層型セラミックチップコンデンサの構成例を示す断面図である。

【図2】図面代用写真であって、積層型セラミックチップコンデンサの誘電体層の断面の走査型電子顕微鏡写真である。

【図3】積層型セラミックチップコンデンサの誘電体層

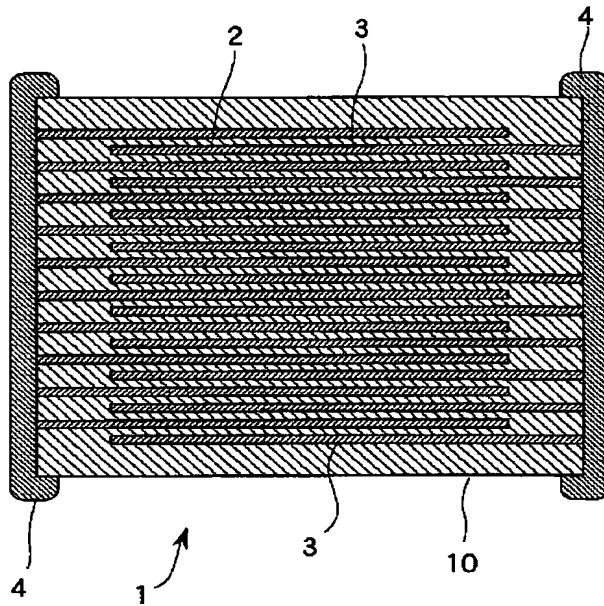
のX線回折チャートである。

【図4】図面代用写真であって、積層型セラミックチップコンデンサの誘電体層の透過型電子顕微鏡写真である。

【符号の説明】

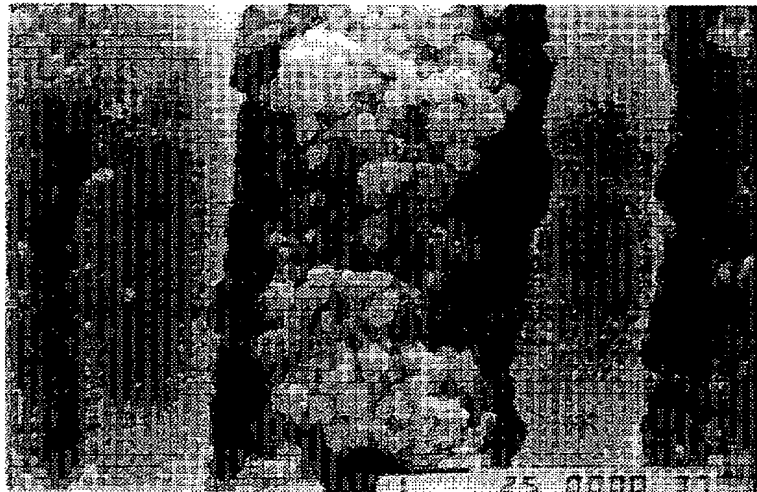
- 1 積層型セラミックチップコンデンサ
- 10 コンデンサチップ体
- 2 誘電体層
- 3 内部電極層
- 4 外部電極

【図 1】



【図 2】

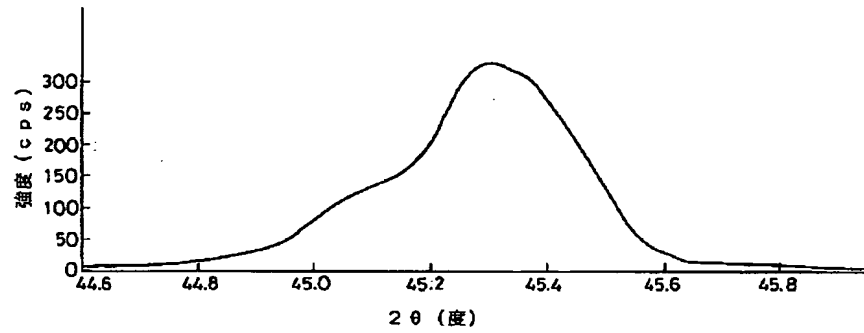
写真代用図



1 μm

写 真

【図 3】



【図 4】

顕微鏡代用写真



100 nm

写 真

フロントページの続き

(72) 発明者 佐藤 陽
東京都中央区日本橋一丁目13番1号 ティーディーケイ株式会社内

(72) 発明者 嵐 友宏
東京都中央区日本橋一丁目13番1号 ティーディーケイ株式会社内

(72) 発明者 山松 純子
東京都中央区日本橋一丁目13番1号 ティーディーケイ株式会社内

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ **BLACK BORDERS**
- ☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- ☐ **FADED TEXT OR DRAWING**
- ☐ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- ☐ **SKEWED/SLANTED IMAGES**
- ☐ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- ☐ **GRAY SCALE DOCUMENTS**
- ☐ **LINES OR MARKS ON ORIGINAL DOCUMENT**
- ☐ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- ☐ **OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.